Hardwarenahe Programmierung

Inhalt

In diesem Praktikum werden hardwarenahe Programmierungskonzepte vorgestellt. Unter anderem werden folgende Themen behandelt:

- Bootloader
- Scheduler
- Interrupts/Polling
- Ein- und Ausgabenanbindung
- Speicherverwaltung
- Anbindung des Prozessors an Peripheriebausteine z.B. Anzeigen auf Display oder externer Speicherbaustein

Alle benötigten Unterlagen werden im zugehörigen L²P-Lernraum veröffentlicht.

Anmeldung

- Diese Veranstaltung ist anmeldepflichtig!
- **Anmeldebeginn: 30.06.2008 09:00:00**
- **Anmeldeschluss: 15.08.2008 23:59:59**
- Die Anmeldung erfolgt über Campus-Office.

Vorbereitung auf die Praktikumstermine

Es gibt am 16. Oktober um 10:15 im Fo 4 eine globale Einführungsveranstaltung für alle Praktikumsteilnehmer. Rechtzeitig im voraus werden im L²P Lernraum die Unterlagen zum darauffolgenden Praktikumstermin veröffentlicht. Zur Vorbereitung der Termine drucken Sie sich die Unterlagen aus. Des Weiteren arbeiten Sie alle Unterlagen durch und bereiten die Hausaufgaben vor.

Wenn ein Praktikumsteilnehmer unvorbereitet zu einem Termin erscheint ist eine Teilnahme an diesem Temin nicht möglich.

Veranstaltungsort

- Im Raum 4U18 im 1. Erweiterungsgebäude.
- Lageplan: Informatik-Zentrum

Boardlayout

Es gibt jetzt eine eigene Seite zu unserem Evauationsbaord mit einem Teil der Erweiterungen.
–> http://evaboard.embedded.rwth-aachen.de/

Links

- CAMPUS LINK
- L²P Lernraum

Betreuer

- Dr.-Ing. André Stollenwerk
- Dr. rer. nat. Ralf Mitsching

From:
https://www.embedded.rwth-aachen.de/ - **Informatik 11 - Embedded Software**

Permanent link:
https://www.embedded.rwth-aachen.de/doku.php?id=lehre:wise0809:hardwarenahe_programming

Last update: **2011/11/21 17:32**